

***NSGDatacom***



**MARK I CABLE AND JACK  
PIN-OUTS**

# EIA (V.24) CIRCUIT TO MARK I, 12 CIRCUIT

<b>EIA CIRCUIT</b>	<b>MARK I 12 CIRCUIT JACK</b>	<b>EIA CIRCUIT</b>	<b>MARK I 12 CIRCUIT JACK</b>
<b>2</b>	<b>1</b>	<b>14</b>	
<b>3</b>	<b>2</b>	<b>15</b>	<b>8</b>
<b>4</b>	<b>3</b>	<b>16</b>	
<b>5</b>	<b>4</b>	<b>17</b>	<b>9</b>
<b>6</b>	<b>5</b>	<b>18</b>	
<b>7</b>	<b>6</b>	<b>19</b>	
<b>8</b>	<b>7</b>	<b>20</b>	<b>10</b>
<b>9</b>		<b>21</b>	
<b>10</b>		<b>22</b>	<b>11</b>
<b>11</b>		<b>23</b>	
<b>12</b>		<b>24</b>	<b>12</b>
<b>13</b>		<b>25</b>	

# EIA (V.24) CIRCUIT TO MARK I, 16 CIRCUIT

<b>EIA CIRCUIT</b>	<b>MARK I 16 CIRCUIT JACK</b>	<b>EIA CIRCUIT</b>	<b>MARK I 16 CIRCUIT JACK</b>
<b>2</b>	<b>1</b>	<b>14</b>	<b>9</b>
<b>3</b>	<b>2</b>	<b>15</b>	<b>10</b>
<b>4</b>	<b>3</b>	<b>16</b>	<b>11</b>
<b>5</b>	<b>4</b>	<b>17</b>	<b>12</b>
<b>6</b>	<b>5</b>	<b>18</b>	
<b>7</b>	<b>6</b>	<b>19</b>	<b>13</b>
<b>8</b>	<b>7</b>	<b>20</b>	<b>14</b>
<b>9</b>		<b>21</b>	
<b>10</b>		<b>22</b>	<b>15</b>
<b>11</b>		<b>23</b>	
<b>12</b>		<b>24</b>	<b>16</b>
<b>13</b>	<b>8</b>	<b>25</b>	

# V35 CIRCUIT TO MARK I, 16 CIRCUIT

<b>V35 CIRCUIT</b>	<b>MARK I CIRCUIT</b>	<b>V35 CIRCUIT</b>	<b>MARK I 16 CIRCUIT</b>
<b>P</b>	<b>1</b>	<b>T</b>	<b>9</b>
<b>S</b>	<b>2</b>	<b>Y</b>	<b>10</b>
<b>C</b>	<b>3</b>	<b>AA</b>	<b>11</b>
<b>D</b>	<b>4</b>	<b>V</b>	<b>12</b>
<b>E</b>	<b>5</b>	<b>X</b>	<b>13</b>
<b>B</b>	<b>6</b>		<b>14</b>
<b>F</b>	<b>7</b>	<b>U</b>	<b>15</b>
<b>R</b>	<b>8</b>	<b>W</b>	<b>16</b>